|  |  |  |
| --- | --- | --- |
| ORG | 0AC00H | ;РАБОЧИЙ АДРЕС |
| LXI | H,PRD | ;ЗАМЕНА АДРЕСА |
| SHLD | 0BB3AH | ;ЯЧЕЙКИ ORDOS, ХРАНЯЩИЕ АДРЕС |
|  |  | ;ОБРАЩЕНИЯ К ПОДПРОГРАММЕ F836 |
| SHLD | 0BEB8H |  |
| LXI | H,PWR | ;НОВЫЙ АДРЕС ПОДПРОГРАММЫ |
|  |  | ;ЗАПИСИ БАЙТА |
|  |  | ;В ДОПОЛНИТЕЛЬНЫЕ СТРАНИЦЫ |
| SHLD | 0BB53H | ;ЗАМЕНА АДРЕСА С F899 НА PWR |
| SHLD | 0BED6H |  |
| JMP | 0BFFDH | ;ПЕРЕДАЧА УПРАВЛЕНИЯ OROOS |
| PRD:CPI | 03H | ;ЕСЛИ ЧТЕНИЕ СО СТРАНИЦЫ 03 |
| JZ | RDB | ;(DISK D), ТО НА ПОДПРОГРАММУ |
|  |  | ;ЧТЕНИЯ БАЙТА С S.DISK |
| CALL | 0F836H | ;ИНАЧЕ ДРУГИЕ СТРАНИЦЫ |
| RET |  |  |
| PWR:CPI | 03H | ;ЕСЛИ ЗАПИСЬ НА СТРАНИЦУ 03 |
| JZ | WRB | ;(DISK D), ТО НА ПОДПРОГРАММУ |
|  |  | ;ЗАПИСИ БАЙТА В S.DISK |
| CALL | 0F839H | ; ИНАЧЕ ДРУГИЕ СТРАНЩЫ |
| RET |  |  |
| RDB:CALL | KM | ; ПОДПРОГРАММА ВЬБОРА |
|  |  | ;МИКРОСХЕМ СОГЛАСНО АДРЕСУ |
| LXI | H,0F603H | ;ПРОГРАММИРОВАНИЕ ПОРТА |
| MVI | M,90H | ;НА ЧТЕНИЕ |
| DCX | H | ;HL - F601 |
| DCX | H |  |
| MOV | M,B | ; ЗАПИСЬ КОДА, ОПРЕДЕЛЯЮЩЕГО |
|  |  | ; МИКРОСХЕМУ |
| I NX | H | ;HL - F602 |
| MVI | M,40H | ;ВЫСТАВИТЬ СИГНАЛ ЧТЕНИЯ RD |
| MVI | M,0C0H | ;СНЯТЬ ХРАНЕНИЕ CS2=1 |
| LDA | 0F600H | ;СЧИТАТЬ БАЙТ |
| MOV | C,A | ;СОХРАНИТЬ ПОЛУЧЕННЫЙ БАЙТ В С |
| MVI | M,40H | ; ВЫСТАВИТЬ ХРАНЕНИЕ CS2=0 |
| XRA | M | ;СНЯТЬ СИГНАЛ RD |
| DCX | H | ;HL - F601 |
| XRA | M | ;ПЕРЕВОД ДИСКА S В ОСНОВНОЙ |
| RET |  | ;РЕЖИМ ХРАНЕНИЯ |
| WRB:CALL | KM | ; ПОДПРОГРАММ ВЫБОРА МИКРО­- |
|  |  | ;СХЕМЫ RAM СОГЛАСНО АДРЕСУ |
| LXI | H,0F603H | ;ПРОГРАММИРОВАНИЕ ПОРТА |
| MVI | M,80H | ;НА ЗАПИСЬ |
| LXI | H,0F600H | ;ЗАПИСЬ ДАННЫХ В ПОРТ |
| MOV | M,C |  |
| I NX | H | ;HL - F601 |
| MOV | M,B | ; ЗАПИСЬ КОДА, ОПРЕДЕЛЯЦЕГО |
|  |  | ;МИКРОСХЕМУ RAM |
| INX | H | ;HL - F602 |
| MVI | M,80H | ;СНЯТЬ ХРАНЕНИЕ CS2=1 |
| XRA | M | ;ВОССТАНОВИТЬ ХРАНЕНИЕ CS2=0 |
| DCX | H | ;HL - F601 |
| XRA | M | ;ПЕРЕВОД ВСЕХ МИКРОСХЕМ RAM |
|  |  | ;В ОСНОВНОЙ РЕЖИМ ХРАНЕНИЯ |
| RET |  |  |
| KM: MVI | B,0FEH | ;КОД FE СООТВЕТСТВУЕТ ПОДКЛО- |
| MOV | A,H | ;ЧЕНИЮ ПЕРВОЙ МИКРОСХЕМЫ |
| CP I | 20H | ;HL<207 |
| JC | WRA | ;ЕСЛИ ДА, ТО НА ПОДПРОГРАММУ |
|  |  | ;ЗАПИСИ АДРЕСА В ПОРТ F500 |
| CALL | CEO | ;ЕСЛИ НЕТ, ТО НА ПОДПРОГРАММУ |
| CP I | 40H | ;ПЕРЕКЛОЧЕНИЯ НА СЛЕДУЩУЮ |
| JC | WRA | ;МИКРОСХЕМУ RAM |
| CALL | CEO |  |
| CP I | 60H |  |
| JC | WRA |  |
| CALL | CEO |  |
| CPI | 80H |  |
| JC | WRA |  |
| CALL | CEO |  |
| CPI | 0A0H |  |
| JC | WRA |  |
| CALL | CEO |  |
| CPI | 0C0H |  |
| JC | WRA |  |
| CALL | CEO |  |
| CPI | 0E0H | ;HL < Е07 |
| JC | WRA | ;ЕСЛИ <, ТО НА ПОДПРОГРАММ |
|  |  | ;ЗАПИСИ АДРЕСА В ПОРТ F500 |
| CALL | CEO | ;ЕСЛИ >, ТО НА ПОДПРОГРАММУ |
|  |  | ;ПЕРЕКЛЮЧЕНИЯ МИКРОСХЕМ RAM |
| WRA:PUSH | H | ;WRA: ПОДПРОГРАММА УСТАНОВКИ |
| LXI | H,0F503H | ;АДРЕСАHA АДРЕСНОЙ ШИНЕ |
| MVI | M,90Н | ;МИКРОСХЕМ RAM ПОСРЕДСТВОМ |
| POP | H | ;ПОРТА F500 |
| SHLD | 0F501H |  |
| RET |  |  |
| CEO:MOV | А,В | ;СЕО: ПОДПРОГРАММА ИЗМЕНЕНИЯ |
| RLC |  | ;КОДА, ОПРЕДЕЛЯЦЕГО МИКРО- |
| MOV | В,A | ;СХЕМУ, НА СЛЕДУЩИЙ |
| MOV | A,H |  |
| RET |  |  |